

Lista de 5 potenciais trabalhos para cada grupo de EAD (2019/20)

Turno: PL21, 4a. feira, 17h

Grupo 1: lab2\_verilog lab5\_filt\_pass lab7\_multiandar lab8\_FETs lab10\_realim  
Grupo 2: lab2\_verilog lab4\_filt\_act lab6\_bips lab8\_FETs lab10\_realim  
Grupo 3: lab2\_verilog lab4\_filt\_act lab7\_multiandar lab8\_FETs lab10\_realim  
Grupo 4: lab2\_verilog lab5\_filt\_pass lab6\_bips lab7\_multiandar lab10\_realim  
Grupo 5: lab3\_verilog lab5\_filt\_pass lab6\_bips lab7\_multiandar lab10\_realim

Turno: PL22, 3a. feira, 17h30m

Grupo 1: lab3\_verilog lab4\_filt\_act lab7\_multiandar lab8\_FETs lab9\_ampops  
Grupo 2: lab3\_verilog lab4\_filt\_act lab6\_bips lab7\_multiandar lab10\_realim  
Grupo 3: lab3\_verilog lab5\_filt\_pass lab7\_multiandar lab8\_FETs lab10\_realim  
Grupo 4: lab3\_verilog lab4\_filt\_act lab7\_multiandar lab8\_FETs lab9\_ampops  
Grupo 5: lab3\_verilog lab4\_filt\_act lab6\_bips lab8\_FETs lab9\_ampops

Turno: PL23, 6a. feira, 15h

Grupo 1: lab2\_verilog lab5\_filt\_pass lab6\_bips lab8\_FETs lab10\_realim  
Grupo 2: lab3\_verilog lab5\_filt\_pass lab6\_bips lab8\_FETs lab9\_ampops  
Grupo 3: lab2\_verilog lab5\_filt\_pass lab6\_bips lab7\_multiandar lab9\_ampops  
Grupo 4: lab3\_verilog lab4\_filt\_act lab6\_bips lab7\_multiandar lab10\_realim  
Grupo 5: lab2\_verilog lab5\_filt\_pass lab6\_bips lab8\_FETs lab9\_ampops

Turno: PL24, 6a. feira, 15h

Grupo 1: lab3\_verilog lab5\_filt\_pass lab6\_bips lab8\_FETs lab10\_realim  
Grupo 2: lab2\_verilog lab5\_filt\_pass lab6\_bips lab7\_multiandar lab10\_realim  
Grupo 3: lab2\_verilog lab4\_filt\_act lab6\_bips lab7\_multiandar lab10\_realim  
Grupo 4: lab2\_verilog lab5\_filt\_pass lab7\_multiandar lab8\_FETs lab9\_ampops  
Grupo 5: lab3\_verilog lab5\_filt\_pass lab6\_bips lab7\_multiandar lab10\_realim

Turno: PL25, 6a. feira, 11h

Grupo 1: lab2\_verilog lab5\_filt\_pass lab6\_bips lab7\_multiandar lab10\_realim  
Grupo 2: lab2\_verilog lab5\_filt\_pass lab6\_bips lab8\_FETs lab9\_ampops  
Grupo 3: lab3\_verilog lab4\_filt\_act lab6\_bips lab7\_multiandar lab9\_ampops  
Grupo 4: lab2\_verilog lab4\_filt\_act lab6\_bips lab8\_FETs lab10\_realim  
Grupo 5: lab3\_verilog lab5\_filt\_pass lab7\_multiandar lab8\_FETs lab9\_ampops